This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

EUROPEAN PATENT OFFICE

Patent Abstracts of Japan

PUBLICATION NUMBER

60131967

PUBLICATION DATE

13-07-85

APPLICATION DATE

19-12-83

APPLICATION NUMBER

58240548

APPLICANT: FUJITSU LTD;

INVENTOR:

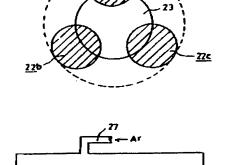
TABUCHI SHUJI;

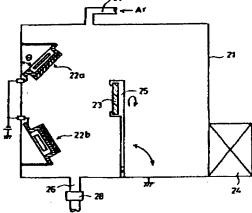
INT.CL.

C23C 14/34 H01L 21/203 H01L 21/285

TITLE

: SPUTTERING METHOD





ABSTRACT: PURPOSE: To form a film having a uniform thickness distribution by sputtering on a substrate of a large diameter by placing plural sputtering guns so that they confront the substrate to be processed.

> CONSTITUTION: Plural planar magnetron sputtering guns 22a, 22b, 22c are placed at prescribed positions of a side wall of a chamber 21 so that they confront a substrate to be processed such as a semiconductor substrate 23 at a prescribed angle each. The chamber 21 is evacuated, and gaseous Ar or the like is introduced to adjust the degree of vacuum. Negative high voltage is applied to each of the guns 22a, 22b, 22c, and the constituent element of a target such as Al is deposited on the substrate 23 by sputtering to form a film. Even when the substrate 23 has an increased diameter, uniform step coverage and a uniform thickness distribution can be attained without increasing the caliber of the sputtering guns.

COPYRIGHT: (C)1985,JPO&Japio

⑫ 公 開 特 許 公 報 (A)

昭60-131967

@Int_Cl_4

識別記号

庁内整理番号

43公開 昭和60年(1985)7月13日

C 23 C 14/34 H 01 L 21/203 21/285 7537-4K 7739-5F 7638-5F

7638-5F 審査請求

審査請求 未請求 発明の数 1 (全4頁)

69発明の名称

スパツタ方法

②特 願 昭58-240548

❷出 願 昭58(1983)12月19日

砂発明者 田渕

修司

川崎市中原区上小田中1015番地 富士通株式会社内

⑪出 願 人 富士通株式会社

川崎市中原区上小田中1015番地

00代 理 人 弁理士 松岡 宏四郎

明 細 聲

1. 発明の名称

スパッタ方法

2. 特許請求の範囲

被処理基板に対し、複数のスパッタガンを所定 角度に対峙させて、前記被処型基板上にスパッタ 膜を被滑するようにしたことを特徴とするスパッ タ方法。

- 8. 発明の詳細な説明
- 四 発明の技術分野

本発明はスパッタ方法に保り、特に一枚取りの 大口径化被処埋基板上にスパッタ線を被消するス パッタ方法の改良に関する。

(D) 従来技術と問題点

従来被処理基板、たとえば絶縁機などの改整を 有する半導体基板上にアルミニウム金属膜などの 配機層を形成する場合にはスパッタ方法が用いら れ、単一のプレーナマグネトロンガンを用いて第 1 図の模式的機略構成図に示すような装置によっ て半導体基板上に被確線のスパッタが行なわれて いる。

同図において1はチャンパ、2は数チャンパの 側機に設けられたプレーナマグネトロンスパッタ ガンであり、終スパッタガン2はターゲット 8 。 該ターゲット 8 がロウ付けざれた支持板 4 。 支持 板 4 内に収納され囲転するマグネット 5 (回転機 棒は図示せず)より構成され冷却水によって水冷 され、チャンパとは絶縁物によって絶縁對止され ている。 6 は被処理基板 (半導体ウエーハ) 、 7 は 4 板ホルダー、 8 はガス導入管、 9 は排気管、 1 0 はコンダクタンス調整器、 1 1 はロードロッ ク室である。

かかるように構成されたスパッタ装置を用いてたとえばアルミニウム金属を半導体基板 6 上にスパッタする場合にはまずチャンパ1内のチャック機構を有する可倒式基板ホルダー7を倒して、その基板ホルダー7にロードロック室11より搬送された半導体ウエーハ6を取り付け、次いで基板ホルダー7を図示のごとくに立てて、ターゲット8に向い合わせる。次いで排気管9より約5×

10⁻⁷Torr の高真空に排気した後、ガス導入管 8 よりアルコン(Ar) ガスを導入してチャンパ1内 の異望度を 2 ~ 7 × 10⁻⁸Torr にコンダクタンス 調整器 1 0 によって調整する。

次いでターゲット(アルミニウム金銭)8 に負の高圧(約500V)を印加し又マグネット5 によってターゲット上の電磁界によって高密度にプラズマが生成される。電離されたAr+が電界に引かれターゲットに衝突し、これによってターゲットの構成製業がたたき出され、ターゲットに対向して配置されている基板ホルダー7上の囲転する半導体ウェーハ6上にたたきだされたターゲット酸が半導体ウェーハ6 上に形成される。

所でプレーナマグネトロンスパッタ方式によるスパッタ方法は高密度で成長速度が高く、又配向性がよいため、段差を有する半導体基板 6 上にスパッタ膜を付着する場合にはその腰厚分布とステップカバレージ(Step Coverage)を良くするためにターゲットの口径と半導体ウエーハ 6 の口

(4) 発明の構成

その目的を達成するため本希明は被処埋基板に 対し、複数のスパッタガンを所定角度に対峙させ て、削配被処埋基板上にスパッタ膜を被消するよ うにしたととを特徴とする。

(8) 発明の実施例

以下本発明の実施例について図面を参照して説明する。第8図は本発明の一実施例のスパッタ方法を実施するためのスパッタ装置の模式的概略構成図、第4図は上記装置におけるアレーナマグネトロンスパッタガンと被処理基板(半導体ウエーハ)との位置関係を説明するための透視図であり、前図と同等の部分については同一符号を付している。

第8図においてチャンパ21の上下側辺邸の所 定位置に例えば8個のアレーナマグネトロンスパ ッタガン22a,22b,22c (第4図容照)が設け られ、それぞれのスパッタガンには第1図と同様 にターケット8とマグネット5とが取りつけられ て、それらのアレーナマグネトロンスパッタガン 径比を約2:1になるようにして用いられている。しかしながら最近の半導体ウェーハ6の大口径化に対してスパッタガン2の口径は、削配2:1の口径比にすることはターゲットの製作上、取は取分上からも困難であり、そのため第2図の半導体ウェーハ筋面図に示すように半導体ウェーハ6の中心部の設整部68においてはアルミニウムのスパッタ峡12の機厚及びステップカバレージは良好であるがウェーハ6の周辺の設整部6bにおいては外側からの被漕物の飛来が少ないため図示したようなステップカバレージの悪い、又換厚分布の不均一な形状が形成され、半導体ウェールが取れない問題があった。

(C) 発明の目的。

本発明の目的はかかる問題点に鑑みなされたもので、一枚取りの大口径化の被処理基板においても喫厚分布の均一性及び良好なステップカバレージの分布のスパック膜を形成することが可能なスパック方法の提供にある。

は所定角度(⁶)に被処埋基板例えば半導体基板28 に対して対峙させている。

かかる網道のスパッタ装置を用いて半導体基板23上に例えばアルミニウム配線層を破潰する場合には、予め倒した可倒式基板ホルダー25にロードロック室24より搬送された半導体ウェーハ28を取りつけ、次いで図示のように基板ホルダー25を立てた後に、排気管26より約5×10⁻⁷ Torr の高異空に排気し、更にガス導入管27よりアルゴン(Ar)ガスを導入してチャンパ内の異空度を2~7×10⁻⁸ Torrになるようにコンダクタンス調整器28によって調整する。

次いで上記8個のプレーナマグネトロンスパッタガン22世、22b、22c(図はマグネトロン、水冷機構など省略して簡略化している)にそれぞれ負の高電圧(約500V)を印加し、ターゲット(アルミニウム金属)上の電磁界によって高密度にプラズマが生成され、電離されたAr⁺が電界に引かれターゲットに衝突してターゲットの構成要素がたたき出され、基板ホルダー25上の回転する

特開昭60-131967 (3)

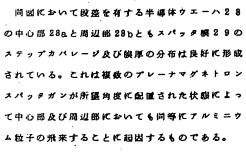
半球体ウエーハ上にたたき出された構成要素(アルミニウム)が破離し、スパッタ酸が形成される。
アレーナマグネトロンスパッタガン 22a、22b、22cの角度は天々たとえば 60°、45°、80°と独立して調整され、半導体基板 2 8 上に飛来して被瘡するアルミニウム粒子の配向性を変ることによって半導体基板 2 8 上に形成されるスパッタ膜の膜厚分布及びステップカバレージが良好になるように調整される。

又第4図の遊視図から明らかなように半導体ウェーハ23と8個のプレーナマグネトロンスパッタガンの配置により半導体ウェーハの大口径化に対してもスパッタガンの口径を大きくすることなしに角度調整によって均一なステップカバレージと映厚分布を得ることが可能となりスパッタガンの口径は半導体ウェーハの口径の大型化によってそれ程影響をうけることはない。

第5図にかかる機成によって形成した半導体ウエーハ28のスパッタ状態を示す模式的製部断面 図を示す。

第1図は従来方法を実施するためのスパッタ装置の模式的概略構成図、第2図は従来方法によって形成されたスパッタ鉄の状態を説明するための製部断面図、第8図は本発明の一実施例を実施するためのスパッタ装置の模式的概略構成図、第4図は上記装置におけるプレーナマグネトロンスパッタガンと被処理基板との位置関係を説明するための透視図、第5図は本発明によるスパッタ状態を示す模式的製部断面図である。

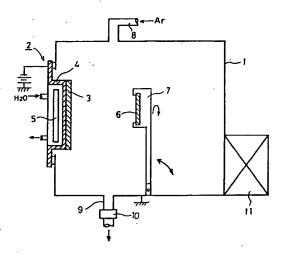
図において、21はチャンパ、22はプレーナマグネトロンスパッタガン、28は彼処理基板、24はロードロック室、25は基板ホルダー、26は排気管、27はガス導入管、28はコンダクタンス開整器を示す。



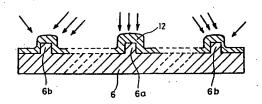
(1) 発明の効果

以上説明したごとく本発明によれば被処理基板に対し、複数のスパッタガンを所選角度に対峙させて前記被処理基板とにスパッタ膜を被増することにより、被処理基板の大口径化時においても襲け分布の均一性、及びステップカパレージの良好な分布を得ることが可能となり、品質向上に効果がある。尚本実施例においては、8個のプレーナマグネトロンガンを用いたスパッタ方法について、説明したが必要によっては更に数量を増加して用いるととも可能であり本発明の請求範囲を制設するものではない。

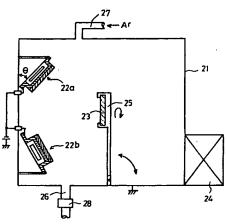
4. 図面の簡単な説明



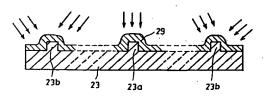
第 2 図







ax 5 m



館 4 図

